

EXAME NACIONAL DO ENSINO SECUNDÁRIO

12.º Ano de Escolaridade (Decreto-Lei n.º 286/89, de 29 de Agosto)
Curso Tecnológico de Electrotecnia/Electrónica

Duração da prova: 120 minutos
2002

1.ª FASE
1.ª CHAMADA

PROVA ESCRITA DE SISTEMAS DIGITAIS

- A prova é constituída por dois Grupos I e II.
- As justificações que apresentar devem ser completas e sucintas.
- A prova inclui, na página 5, as instruções do microprocessador 8085.

V.S.F.F.

143/1

GRUPO I

1. A figura 1 representa um circuito sequencial síncrono, capaz de gerar uma determinada sequência nas saídas Q_3 , Q_2 e Q_1 dos seus biestáveis. Sabendo que foi feito um *reset* inicial em todos biestáveis, e que Q_3 representa o *bit* mais significativo (**MSB**), determine a sequência produzida pelo circuito. Justifique a sua resposta através das equações lógicas de entrada e da tabela de transições dos elementos de memória.

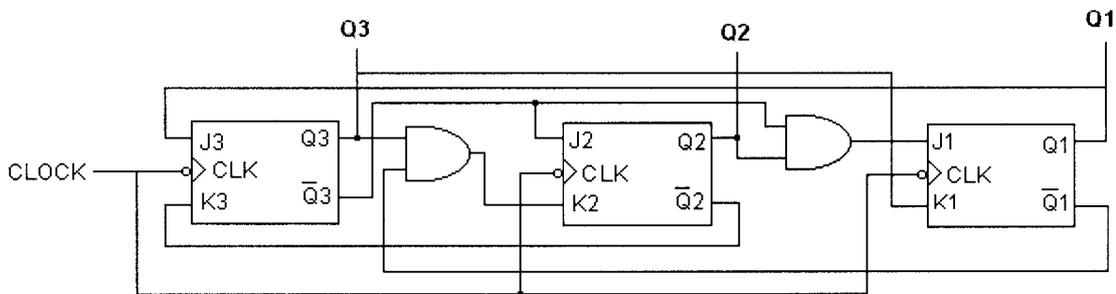


Figura 1

2. A memória de um sistema com microprocessador de 8 *bits*, é formada por 2 unidades de memória ROM de 512×8 *bits* com início no endereço 1000H e 2 unidades de memória RAM de $1\text{ k} \times 8$ *bits* com início no endereço seguinte ao último endereço da ROM.

2.1. Determine em hexadecimal, o último endereço da memória do sistema.

2.2. Estabeleça o esquema de ligações das unidades que constituem a memória do sistema. As unidades dispõem de uma entrada **CS** (selecção de circuito), que activa a nível baixo, enquanto as unidades de **RAM** para além da entrada **CS** dispõem de uma outra entrada de controlo **R / \bar{W}** (leitura/escrita).

3. Um circuito sequencial síncrono, como detector de **Mealy**, tem o seguinte funcionamento:

A saída **S** inicialmente a "0" activa a nível lógico "1", sempre que a entrada **X** esteja a "1" durante três impulsos consecutivos de *clock* (*clk*).

A saída uma vez activada, desactiva a "0" retomando o estado inicial, quando a entrada **X** suportar uma sequência iniciada por "0" e seguida por "1" durante dois impulsos consecutivos de *clock*.

3.1. Represente o diagrama de estados do circuito.

3.2. Estabeleça com elementos de memória tipo **D**, na forma mais simplificada, as equações de excitação dos biestáveis e da saída **S** do circuito.

V.S.F.F.

GRUPO II

1. Os microprocessadores dispõem de uma unidade operativa, que se designa de unidade lógica e aritmética (**ALU**).

Indique três instruções do microprocessador 8085, cuja execução envolve a **ALU**.

2. Na figura 2 encontra-se representado um programa em linguagem **Assembly**, com as instruções do microprocessador 8085.

Programa Assembly	
LXI	H,1100H
LXI	SP,2000H
MVI	A,BFH
ADD	M
PUSH	PSW
JNC	SALT
INX	H
MOV	M,A
HLT	
SALT: POP	PSW
CMA	
INX	H
MOV	M,A
HLT	

Figura 2

Indique e justifique, após a execução do programa, os conteúdos do acumulador e do apontador da pilha (SP), nas seguintes condições:

2.1. quando o conteúdo da posição de memória 1100H é 1AH.

2.2. quando o conteúdo da posição de memória 1100H é AAH.

3. Sabendo que o porto **01H** foi previamente programado como porto de saída, estabeleça um programa em linguagem **Assembly**, com o seguinte funcionamento:

– O acumulador, depois de carregado com o conteúdo **FFH**, transfere-o para o porto de saída **01H**, activando os leds aí colocados;

– Logo que os leds acedem, o par de registos **BC** carrega-se com o conteúdo **FFFFH** que se vai decrementando até zero (ciclo de temporização). Quando esta operação é finalizada, o acumulador carrega o conteúdo **00H** e transfere-o ao porto de saída **01H**, apagando os leds.

FIM

COTAÇÕES

GRUPO I

1.	34 pontos
2.	36 pontos
2.1.	12 pontos
2.2.	24 pontos
3.	40 pontos
3.1.	16 pontos
3.2.	24 pontos

GRUPO II

1.	9 pontos
2.	36 pontos
2.1.	18 pontos
2.2.	18 pontos
3.	45 pontos
<hr/>	
TOTAL	200 pontos