

**EXAME NACIONAL DO ENSINO SECUNDÁRIO**

**12.º Ano de Escolaridade (Decreto-Lei n.º 286/89, de 29 de Agosto)**  
**Curso Tecnológico de Electrotecnia/Electrónica**

Duração da prova: 120 minutos  
2002

**2.ª FASE**

**PROVA ESCRITA DE SISTEMAS DIGITAIS**

---

- A prova é constituída por dois Grupos, I e II.
- As justificações que apresentar devem ser completas e sucintas.
- A prova inclui, na página 5, as instruções do microprocessador 8085.

**V.S.F.F.**

143/1

## GRUPO I

1. O circuito representado na figura 1 é capaz de gerar, nas saídas  $Q_3$ ,  $Q_2$  e  $Q_1$  dos seus elementos básicos de memória, uma determinada sequência em binário.

Sabendo que, inicialmente,  $Q_1 = Q_2 = Q_3 = 0$  e que a saída  $Q_3$  representa o bit mais significativo (**MSB**), determine a sequência de contagem produzida pelo circuito, em decimal. Justifique a resposta através da construção do correspondente diagrama temporal.

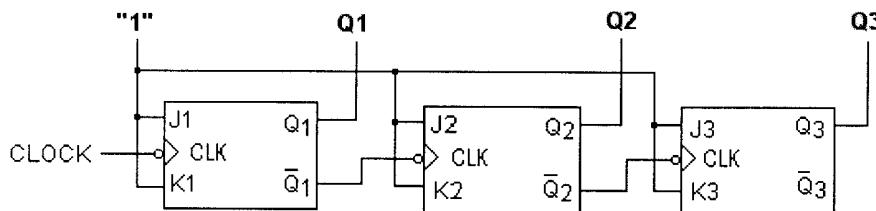


Figura 1

2. A memória de um sistema programável baseado num microprocessador de 8 bits tem uma capacidade de 2 kbytes de **ROM** com início no endereço **0000H**, e de 2 kbytes de **RAM** com início no endereço **0800H**.

- 2.1. Determine o endereço final da **RAM**, no sistema de numeração hexadecimal.
- 2.2. Estabeleça o esquema de ligações da memória do sistema, sabendo que as unidades de **ROM** e de **RAM** são constituídas por C.I. (circuitos integrados) de  $1k \times 8$  bits, com entradas de controlo **CS** (selecção de circuito) activas a nível baixo. Os C.I. de **RAM** dispõem, ainda, de uma outra entrada de controlo **R/W** (leitura/escrita).

3. Um detector de Mealy dispõe de uma saída **S** que activa a nível lógico "1" quando, na entrada **E**, é detectada uma sequência de dois "1" seguidos.

Uma vez activada, a saída **S** só desactivará a "0", retomando o estado inicial, quando detectar nos três últimos impulsos de *clock*, a sequência "011".

- 3.1. Represente o diagrama de estados do detector.
- 3.2. Estabeleça, na forma mais simplificada, as equações de excitação dos biestáveis tipo J-K e a equação da saída **S** necessárias à implementação do circuito.

## GRUPO II

- O microprocessador 8085 dispõe de vários registos internos, tais como o contador de programa (**PC**) e o apontador da pilha (**SP**), que são registos que carregam endereços de 16 bits.

Explique o significado desses endereços na execução de programas.

- A figura 2 representa um extracto da memória **RAM**, com dados de um programa que utiliza as instruções do microprocessador 8085.

ENDEREÇOS	DADOS
1000H	A1H
1001H	36H
1002H	0FH
1003H	5BH
1004H	13H
1005H	40H
-----	-----

Figura 2

Sabendo que os conteúdos dos registos **A** e **HL** são, respectivamente, de **6BH** e **1004H**, determine e justifique o conteúdo do acumulador, após a execução de cada uma das instruções:

**2.1. SUB H.**

**2.2. SUB M.**

- As idades dos 20 alunos da turma X do 12.<sup>º</sup> ano de uma determinada escola, com idades de 17 e 18 anos, estão guardadas em vinte posições da memória **RAM**, com início na posição de memória **1300H**.

Estabeleça, em linguagem **Assembly**, um programa que permita contar o número de alunos com 17 anos e o número de alunos com 18 anos, guardando os resultados dessas contagens, respectivamente, nas posições de memória **1500H** e **1501H**.

**FIM**

## INSTRUÇÕES DO MICROPROCESSADOR 8085

### INSTRUÇÕES DE TRANSFERÊNCIA DE DADOS

<b>Mover</b> MOV: A,A 7F A,B 78 A,C 79 A,D 7A A,E 7B A,H 7C A,L 7D A,M 7E	<b>Mover</b> MOV: B,A 47 B,B 40 B,C 41 B,D 42 B,E 43 B,H 44 B,L 45 B,M 46	<b>Mover</b> MOV: C,A 4F C,B 48 C,C 49 C,D 4^ C,E 4B C,H 4C C,L 4D C,M 4E	<b>Mover</b> MOV: D,A 57 D,B 50 D,C 51 D,D 52 D,E 53 D,H 54 D,L 55 D,M 56	<b>Mover</b> MOV: E,A 5F E,B 58 E,C 59 E,D 5^ E,E 5B E,H 5C E,L 5D E,M 5E
<b>Mover</b> MOV: H,A 67 H,B 60 H,C 61 H,D 62 H,E 63 H,H 64 H,L 65 H,M 66	<b>Mover</b> MOV: L,A 6F L,B 68 L,C 69 L,D 6A L,E 6B L,H 6C L,L 6D L,M 6E	<b>Mover</b> MOV: M,A 77 M,B 70 M,C 71 M,D 72 M,E 73 M,H 74 M,L 75	<b>Mover imediato</b> MVI: A.byte 3E B.byte 06 C.byte 0E D.byte 16 E.byte 1E H.byte 26 L.byte 2E M.byte 36	<b>Carregar imediato</b> LXI: B,dble 01 D,dble 11 H,dble 21 SP,dble 31
<b>Carregar/armazenar</b> LDAX B 0A STAX B 02 LDAX D 1A STAX D 12 LHLD end 2A SHLD end 22 LDA end 3A STA end 32	<b>XCHG EB</b>	<b>end = endereço de 16 bits</b>		

### INSTRUÇÕES ARITMÉTICAS E LÓGICAS

<b>Somar *</b> ADD: A 87 B 80 C 81 D 82 E 83 H 84 L 85 M 86	<b>Somar *</b> ADC: A 8F B 88 C 89 D 8A E 8B H 8C L 8D M 8E	<b>Soma dupla +</b> DAD: B 09 D 19 H 29 SP 39	<b>Subtrair *</b> SUB: A 97 B 90 C 91 D 92 E 93 H 94 L 95 M 96	<b>Subtrair *</b> SBB: A 9F B 98 C 99 D 9A E 9B H 9C L 9D M 9E	<b>Incrementar **</b> INR: A 3C B 04 C 0C D 14 E 1C H 24 L 2C M 34
<b>Lógicas *</b> ANA: A A7 B A0 C A1 D A2 E A3 H A4 L A5 M A6	<b>Lógicas *</b> XRA: A AF B A8 C A9 D AA E AB H AC L AD M AE	<b>Lógicas *</b> ORA: A B7 B B0 C B1 D B2 E B3 H B4 L B5 M B6	<b>Lógicas *</b> CMP: A BF B B8 C B9 D BA E BB H BC L BD M BE	<b>Imediatas *</b> ADI byte C6 ACI byte CE SUI byte D6 SBI byte DE ANI byte E6 XRI byte EE ORI byte F6 CPI byte FE	<b>INX: B 03 D 13 H 23 SP 33</b>
				<b>Rotação +</b> RLC 07 RRC 0F RAL 17 RAR 1F	<b>Decrementar **</b> DCR: A 3D B 05 C 0D D 15 E 1D H 25 L 2D M 35
					<b>DCX: B 0B D 1B H 2B SP 3B</b>
* - todos os bits de flag (S, Z, AC, P e CY) são afectados. ** - todos os bits de flag, excepto o CY (transporte), são afectados. As instruções INX e DCX não afectam nenhuma flag. + - apenas CY é afectado. P = 1 se paridade par Minemónicos com direitos autorais reservados pela Intel Corporation.					

### INSTRUÇÕES DE DESVIO

<b>Saltar</b> JMP end C3 JNZ end C2 JZ end CA JNC end D2 JC end DA JPO end E2 JPE end EA JP end F2 JM end FA PCHL E9	<b>Retornar</b> RET C9 RNZ C0 RZ C8 RNC D0 RC D8 RPO E0 RPE E8 RP F0 RM F8	<b>Chamar</b> CALL end CD CNZ end C4 CZ end CC CNC end D4 CC end DC CPO end E4 CPE end EC CP end F4 CM end FC	<b>RST:</b> RST: 0 C7 1 CF 2 D7 3 DF 4 E7 5 EF 6 F7 7 FF	<b>Recomeçar</b> PUSH: B C5 D D5 H E5 PSW F5	<b>INSTRUÇÕES DE CONTROLO</b> Operação com pilha POP: B C1 D D1 H E1 PSW F1
					<b>Entrada/Saída</b> OUT byte D3 IN byte DB
					<b>Controlo</b> DI F3 EI FB NOP 00 HLT 76 RIM 20 SIM 30
					XTHL E3 SPHL F9

V.S.F.F.

143/5

## COTAÇÕES

### GRUPO I

1.	.....	34 pontos
2.	.....	36 pontos
2.1.	.....	12 pontos
2.2.	.....	24 pontos
3.	.....	40 pontos
3.1.	.....	18 pontos
3.2.	.....	22 pontos
		<hr/> <b>110 pontos</b>

### GRUPO II

1.	.....	18 pontos
2.	.....	28 pontos
2.1.	.....	12 pontos
2.2.	.....	16 pontos
3.	.....	<hr/> <b>44 pontos</b>
		<b>90 pontos</b>

**TOTAL .....** **200 pontos**

---